

Thibaut Marty – Curriculum Vitae

Date de naissance	21 juillet 1993
Nationalité	Français
Adresse de travail	INSA Rennes 20 Avenue des Buttes de Coësmes 35700 Rennes FRANCE
E-mail	insa-rennes.fr@thibaut.marty (<i>inverser la boîte mail et le domaine</i>)
Site web	https://thibautmarty.fr

Expériences

2023 –	Enseignant-Chercheur, projet ESOS, INSA Rennes, France (qualifié aux fonctions de maître de conférences, sections 27 et 61)
2022 – 2023	Chercheur postdoctoral, Orange Innovation
2017 – 2022	Doctorat de l’Université de Rennes I, au laboratoire IRI-SA/Inria, sous la supervision de Steven Derrien et Tomofumi Yuki. Sujet : spéculation temporelle pour accélérateurs matériels Enseignements à l’Université de Rennes I et l’ENS Rennes

Publications

- Marty, T. (2022, mars). *Spéculation temporelle pour accélérateurs matériels* [theses, Université de Rennes 1]. <https://inria.hal.science/tel-03925783>
- Derrien, S., Marty, T., Rokicki, S. et Yuki, T. (2020). Toward Speculative Loop Pipelining for High-Level Synthesis. *IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems*, 39(11), 4229-4239. <https://doi.org/10.1109/TCAD.2020.3012866>

- Marty, T., Yuki, T. et Derrien, S. (2020). Safe Overclocking for CNN Accelerators Through Algorithm-Level Error Detection. *IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems*, 39(12), 4777-4790. <https://doi.org/10.1109/TCAD.2020.2981056>
- Marty, T., Yuki, T. et Derrien, S. (2018, décembre). *Enabling Overclocking Through Algorithm-Level Error Detection*. 2018 International Conference on Field-Programmable Technology (FPT) (p. 174-181). <https://doi.org/10.1109/FPT.2018.00034>
- Kritikakou, A., Marty, T. et Roy, M. (2017). DYNASCORE: DYNAMIC Software COntroller to Increase REsource Utilization in Mixed-Critical Systems. *ACM Trans. Des. Autom. Electron. Syst.*, 23(2), 13:1-13:26. <https://doi.org/10.1145/3110222>

Responsabilités

- 2024** Co-organisateur d'une session spéciale à Euromicro Digital System Design 2024 sur le sujet: « Sustainable Digital System Design »
- 2023** – Responsable Développement Durable du département EII, INSA Rennes
- 2023** – Co-animateur, axe transversal « Efficacité Énergétique et Électronique Soutenable » de l'IETR

Formation

- 2017 – 2022** Doctorat en informatique
Université de Rennes I
- 2017** Stage de recherche (six mois)
IRISA/Inria, Rennes, France
Encadrant : Steven Derrien
- 2016** Stage de recherche (quatre mois)
IMEC, Louvain, Belgique
Encadrant : Francky Catthoor
- 2015 – 2017** Master en informatique
Université de Rennes I

2015 – 2017	Magistère d’informatique ENS Rennes
2015	Stage de recherche (trois mois) IRISA/Inria, Rennes, France Encadrant : Angeliki Kritikakou
2014 – 2015	Licence d’informatique Université de Rennes I
2013 – 2014	École d’ingénieur (première année) Supélec
2011 – 2013	Diplôme Universitaire de Technologie GEII Université d’Angers

Dernière modification : avril 2024